



3036\_010\_002

注：从采样电阻两端线到芯片管脚CSN1和CSP1  
单独走线宽要一样，否责采样电流不准，受干扰  
TP VREF1 接前端AC-DC的TL431，基准电压2.5V  
POWER接前端AC-DC输出正极

VER: 1.0  
更新时间: 2017. 12. 23

注：AC-DC前端与协议板的接口

A12	GND2	GND3	B1
A11	SSRXp2	SSTXp2	B2
A10	SSRXn2	SSTXn2	B3
A9	VBUS2	VBUS3	B4
A8	SBU1	CC2	B5 CC1P
A7	DM1	DP2	B6 DP1
A6	DP1	DM2	B7 DM1
A5	CC1	SBU2	B8
A4	VBUS1	VBUS4	B9
A3	SSTXn1	SSRXn1	B10
A2	SSTXp1	SSRXp1	B1
A1	GND1	GND4	B2
0	SHIELD1	SHIELD4	0
0	SHIELD2	SHIELD3	0